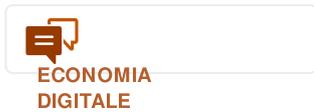


Come possiamo creare computer più veloci con gli origami?

I ricercatori hanno dimostrato che pile di migliaia di fogli flessibili tempestati di transistor possono essere piegati in nuove architetture, offrendo un modo per estendere la legge di Moore.



La legge di Moore afferma che il numero di transistor su un chip per computer raddoppia ogni 2 anni. Tuttavia, questa regola di scalabilità si sta avvicinando ai suoi limiti economici e fisici. L'impilamento dei transistor in più strati è una soluzione promettente. Il progetto [ORIGINAL](#), finanziato dall'UE, ha sviluppato un nuovo concetto di packaging 3D per i transistor, ispirato all'antica tecnica giapponese di piegare la carta per creare arte. Il progetto è stato inserito nella serie di video esplicativi di CORDIS dal titolo «Make the connection with EU science».

«Si tratta di un approccio molto semplice, veloce ed efficace per passare dal 2D al 3D», spiega Daniel Neumaier, docente di Sistemi di sensori intelligenti presso

l'Università di Wuppertal in Germania. Il team ha anche valutato le macchine e i processi esistenti in diversi settori, tra cui l'elettronica flessibile, il fotovoltaico a film sottile e l'imballaggio alimentare, dove vengono manipolati fogli sottili.

«Make the connection with EU science» è una serie di video esplicativi incentrati su contenuti scientifici e sugli aspetti utili e vantaggiosi dei progetti di ricerca dell'UE.

Parole chiave

ORIGINAL

origami

elettronica

computer

chip

legge di Moore

transistor

piegatura

calcolo logico

Progetti correlati



**HORIZON
2020**

Origami electronics for three dimensional integration of computational devices

ORIGINAL

12 Dicembre 2024

PROGETTO

Ultimo aggiornamento: 17 Febbraio 2025

Permalink: <https://cordis.europa.eu/article/id/456275-how-can-we-create-faster-computers-with-origami/it>

European Union, 2025