

HORIZON
2020

FUII Duplex Active Cancellation for wireless communication and co-exisTence

Resultados

Información del proyecto

FUDACT

Identificador del acuerdo de subvención:
656940

[Sitio web del proyecto](#)

DOI

[10.3030/656940](https://doi.org/10.3030/656940)

Proyecto cerrado

Fecha de la firma de la CE

1 Abril 2015

Fecha de inicio

1 Julio 2015

Fecha de finalización

30 Junio 2018

Financiado con arreglo a

EXCELLENT SCIENCE - Marie Skłodowska-Curie Actions

Coste total

€ 240 172,20

Aportación de la UE

€ 240 172,20

Coordinado por

UNIVERZITET U NOVOM SADU
FAKULTET TEHNICKIH NAUKA



Serbia

CORDIS proporciona enlaces a los documentos públicos y las publicaciones de los proyectos de los programas marco HORIZONTE.

Los enlaces a los documentos y las publicaciones de los proyectos del Séptimo Programa Marco, así como los enlaces a algunos tipos de resultados específicos, como conjuntos de datos y «software», se obtienen dinámicamente de [OpenAIRE](#).

Publicaciones

Other (3)



[Using Matlab look-up table database for graphical representation of the device design parameters in the chosen technology](#)

Autores: Mirjana Videnovic-Misic

Publicado en: 2018

Editor: Zenodo

DOI: 10.5281/zenodo.1324215

[Characterization procedure for 28nm UTBB FD-SOI CMOS transistors and Matlab script for generating look-up table](#)

Autores: Mirjana Videnovic-Misic

Publicado en: 2018

Editor: Zenodo

DOI: 10.5281/zenodo.1299488

[Understand your circuit by using Matlab and Cadence models- mixer-first receiver application](#)

Autores: Mirjana Videnovic-Misic

Publicado en: 2018

Editor: Zenodo

DOI: 10.5281/zenodo.1324181

Conference proceedings (1)



[Class AB base-band amplifier design with body biasing in 28nm UTBB FD-SOI CMOS](#)

Autores: Mirjana Videnovic-Misic, Philippe Cathelin, Andreia Cathelin, Borivoje Nikolic

Publicado en: 2017 IEEE SOI-3D-Subthreshold Microelectronics Technology Unified Conference (S3S), 2017, Página(s) 1-3, ISBN 978-1-5386-3766-1

Editor: IEEE

DOI: 10.1109/S3S.2017.8309227

Software

Software a través de OpenAIRE (3)



[Characterization procedure for 28nm UTBB FD-SOI CMOS transistors and Matlab script for generating look-up table](#) 

Autores: Videnovic-Misic, Mirjana

Editor: Zenodo

DOI: 10.5281/zenodo.1299487; 10.5281/zenodo.1299488

[Understand your circuit by using Matlab and Cadence models– mixer-first receiver application](#) 

Autores: Videnovic-Misic, Mirjana

Editor: Zenodo

DOI: 10.5281/zenodo.1324181; 10.5281/zenodo.1324180

[Using Matlab look-up table database for graphical representation of the device design parameters in the chosen technology](#) 

Autores: Videnovic-Misic, Mirjana

Editor: Zenodo

DOI: 10.5281/zenodo.1324215; 10.5281/zenodo.1324214

Última actualización: 6 Septiembre 2024

Permalink: <https://cordis.europa.eu/project/id/656940/results/es>

European Union, 2025